

# CURSOS DE VERANO

## UNIVERSIDAD COMPLUTENSE DE MADRID



SAN LORENZO DE EL ESCORIAL

24-26 de julio

SILICONOMY

*la nueva economía basada en semiconductores*

## Sobre el curso:

- Código de curso: 74302
- Fechas: 2410712024 a 2610712024

## Objetivos

---

La temática del curso es el concepto que conecta el desarrollo de los semiconductores con el desarrollo digital y la economía que genera, de forma que entendamos el sector de los semiconductores como mercado en sí mismo, pero lo valoremos por el impacto que habilita en el resto de los sectores, posicionando el sector de los semiconductores como causa final de la acelerada innovación que vive nuestra sociedad.

Si desarrollamos la cadena de innovación que surge a partir de la evolución de los semiconductores y la capacidad de proceso de los sistemas digitales, nos surgen diferentes capas con cierto decalaje en la transferencia de la "innovación". Nos centraremos en las capas iniciales

1. Semiconductores, su industria, los diferentes tipos de fabricantes y las tecnologías que pueden dar continuidad a su velocidad de innovación.
2. La computación personal (PCs y Smartphone) como habilitadoras iniciales de la sociedad Digital
3. Internet y movilidad: segundo habilitador de la digitalización y clave de la globalización.
4. IA el nuevo paradigma: Semiconductores especializados
5. Tecnologías que permitan extender la "Ley de Moore" Estado y debate
6. Adecuación del Talento para una industria en innovación permanente
7. Los retos de la Fabricación de ultimísima tecnología.

# Programa

## Miércoles, 24 de Julio

- 10.00 h. Apertura institucional  
Marina Villegas, directora general de Investigación e Innovación Tecnológica en Comunidad de Madrid
- 10:15 h. **Siliconomy**. Concepto general, impacto de la innovación tecnológica en la sociedad.  
Jorge Lang. Codirector CiTT Clúster Semiconductores CAM
- 11:15 h. **Always connected**: Internet y la movilidad personal claves del desarrollo Digital.  
Juan Carlos Garcia. Senior Technology and Innovation Advisor (ex-SVP Technology Innovation and Ecosystems, Telefónica)''
- 12.15 h. Conferencia extraordinaria abierta a todos los participantes
- 16.00 h. Mesa redonda: **Talento en los tiempos de Silicio**: ¿Como promover y adaptar el Talento a un entorno altamente cambiante?  
**Moderadora**: Ana Cremades
- Javier Luque Galiacho. Senior IT Recruiter y HR Business Partner Fujitsu
  - Indra (pendiente confirmación)
  - Virginia Lozano. Manager de Incorporación de Talento en Telefónica
  - José Luis Pau. Catedrático y Vicedecano en Universidad Autónoma de Madrid/ Coord. Grupo de Trabajo de Talento en el CiTT Semiconductores
  - Isabel Rioja-Scott. Economic Counselor US Embassy, Madrid
  - Aleix Pons. Director de Economía y Finanzas at Fundación COTEC
  - Mercedes Marín. Directora General de Formación para el Empleo de la Comunidad de Madrid

## Jueves, 25 de Julio

- 10:00 h. **Semiconductors manufacturing: Foundrie model**, Producción en volumen de tecnología de última generación.  
Axel Hartmann. Senior Director, Foundry Services Business Development EMEA INTEL
- 11:00 h. **All as Data**, IA Inteligencia Artificial, el nuevo paradigma, la especialización de los semiconductores.  
Isabel González Hervás. Digital business executive (ex-Head of Digital Labs, INDRA)
- 12:00 h. **Moore than Moore Analysis**: análisis de las tecnologías actuales y futuras en la fabricación semiconductores  
Tomas Palacios. Director of the Microsystems Technology Laboratories (MTL) at MIT
- 16:00 h. Mesa redonda: **More than Moore**: Futuro de la ley de Moore.  
**Moderador**: Daniel granados
- Antonio García Carrasco Consultor Senior en HPC / IA / Quantum Fujitsu
  - Antonino Albarrán. Intel CTO
  - Melchor Sanz. HP CTO | Digital Transformation | Innovation | Technology Trends | Cybersecurity
  - Fernando Garcia. Research development leader of Technology Enablement at imec

## Viernes, 26 de Julio

- 10:00 h. **Personal secure Compute Power**: Computación Personal y movilidad claves del desarrollo de la sociedad digital.  
Melchor Sanz. HP CTO | Digital Transformation | Innovation | Technology Trends | Cybersecurity
- 11:00 h. **Enabling nano- and digital technology innovation**; De la investigación a la producción en masa  
Fernando Garcia. Research development leader of Technology Enablement at imec
- 12:00 h. Clausura del Curso  
Rocío Albert López-Ibor consejera de Economía, Hacienda y Empleo de la Comunidad de Madrid

## Dirección

Director: Jorge Lang  
Secretario: Daniel Granados  
Coordinador: Joaquín Recas