

Principales avances del clúster

1. Celebración del curso de verano "Siliconomy: la nueva economía basada en semiconductores" en el marco de los cursos de verano de El Escorial

Los pasados 24, 25 y 26 de julio se celebró en San Lorenzo de El Escorial el curso de verano impulsado por el clúster. Disfrutamos de tres jornadas repletas de ponencias, charlas, debates y networking contando con los mejores profesionales del sector.

El curso tuvo un claro componente innovador, explorando el impacto de los semiconductores en la economía digital. Este evento profundiza en la cadena de innovación que surge de la evolución de los semiconductores, destacando su papel crucial en la transformación de nuestra sociedad.

Podéis obtener más información acerca de las ponencias que se desarrollaron y los ponentes que nos acompañaron en nuestro perfil de LinkedIn

[CITT Semiconductores: Publicaciones | LinkedIn.](#)



Principales avances del clúster

2. Summit Q3

El próximo **22 de octubre** se llevará a cabo el **Summit del clúster correspondiente al Q3 en las instalaciones de 3M**. Este evento servirá como reunión tras el verano y se utilizará para poner en común nuestra visión sobre el futuro del clúster de cara al cierre de año y los objetivos que se plantean para el desarrollo de nuestra actividad.

Contaremos, como viene siendo habitual, con **ponentes de renombre** que aportarán su conocimiento dentro del sector para enriquecer el evento.

Próximamente os compartiremos **más información sobre la agenda** e inscripción al evento.

3. Adquisición de entidad jurídica propia para el clúster

El pasado **23 de julio** se celebró en las instalaciones de la Fundación Madri+d una reunión entre los **cuatro clústeres CITT y la Comunidad de Madrid** para discutir los próximos pasos a **acometer para dotar de entidad jurídica propia a los clústeres**. La intención de la Comunidad de Madrid es que los clústeres queden constituidos como asociaciones **antes del 31/12**.

La Secretaría Técnica ya se encuentra estudiando los pasos a tomar ajustándonos a los estatutos que actualmente rigen el clúster y se discutirán las actuaciones con el comité ejecutivo a principios del mes de septiembre. Os mantendremos informados puntualmente sobre este tema.

Principales avances del clúster

4. Aplazamiento del evento Planet24

El evento Planet24 previsto para los días 18 y 19 de diciembre se ha aplazado y finalmente tendrá lugar los días 15 y 16 de enero. **¡Os animamos a participar como ponentes en el espacio del que dispone el clúster!**

PlaNET24 es un evento tecnológico que **se celebrará en Madrid en el Centro de Convenciones Norte de IFEMA**. Este evento está diseñado para conectar soluciones tecnológicas innovadoras con empresas que buscan mejorar su competitividad y crecimiento a través de la tecnología.

El evento está promovido por el ecosistema de Clústers, HUBs de Innovación y centros de emprendimiento de la Comunidad de Madrid. **En PlaNET24 participarán más de 900 empresas y 2000 asistentes**, incluidos proveedores de soluciones tecnológicas y empresas líderes en tendencias y tecnologías transformadoras tanto a nivel nacional como internacional.

!!Mas información en este enlace!!



Principales avances del clúster

5. Lanzamiento del primer microcurso del programa de microcredenciales impulsado por el grupo de trabajo de Talento

¡Estamos emocionados de lanzar el primer microcurso del Grupo de Trabajo de Talento del Clúster de Microelectrónica! Este curso es una oportunidad única para sumergirse en la revolucionaria arquitectura RISC-V y el diseño de hardware. Aprenderás programación en ensamblador RISC-V, realizarás prácticas de entrada/salida con SoCs basados en softcores RISC-V VeeR EL2 y EH1, y desplegarás aplicaciones completas en SoCs utilizando Zephyr Project y TensorFlow Lite.

◆ Clases presenciales y no presenciales.

Horario presencial: Jueves de 17:00 a 20:00.

Se prestará una placa FPGA por estudiante para las prácticas.

◆ Créditos: 6 ECTS

📅 Fechas: 1 de Octubre - 12 de Diciembre de 2024

📍 Lugar: Facultad de Informática, Universidad Complutense de Madrid (UCM)

📎 Accede a la página para obtener más información: [RISC-V FPGA \(ucm.es\)](https://www.ucm.es/RISC-V-FPGA)

6. Bolsa de empleo

El clúster continúa renovando su bolsa de empleo, habiendo lanzado una nueva encuesta para conocer las necesidades de perfiles de nuestros miembros. ¡Podéis consultar las vacantes disponibles en nuestra [página web](#)!

Principales noticias del sector

EEUU 'exime' a los aliados del gran bloqueo de chips contra China y desata la euforia: ASML se dispara hasta un 11%

El Economista 31/07/2024

TSMC va a iniciar la construcción de su primera fábrica de chips en Europa. Para Alemania esta planta es fundamental

Xataka 31/07/2024

SK Hynix invertirá 6.8 mil mdd en nueva planta de semiconductores en Corea del Sur

DPL News 31/07/2024

AMD se dispara tras sus resultados e impulsa a Nvidia y a otros fabricantes de chips

Bolsamanía 31/07/2024

La planta de chips en Cataluña, en la agenda de Sánchez y Aragonès

El Periódico de España 24/07/2024

Estados Unidos insiste en impulsar la industria de semiconductores en Latinoamérica

ABC 17/07/2024